

КОМБИНАТ МИКРОПРОЦЕССОРНОЙ ТЕХНИКИ

Правец

персональный микрокомпьютер

ПРАВЕЦ-8С

Техническое описание

П Р И Л О Ж Е Н И Я

Е33.021.007.ПС

1989

БАЗА РАЗВИТИЯ И ВНЕДРЕНИЯ

ПРИЛОЖЕНИЕ 1 - Расположение выводов ИС CM630, ИС CM631, ИС CM632, ИС CM633

2	RDY	A0	9
6	NMI	A1	10
40	IRQ	A2	11
40	RESET	A3	12
50	N.C.	A4	13
		A5	14
33	D0	A6	15
32	D1	A7	16
31	D2	A8	17
30	D3	A9	18
29	D4	A10	19
28	D5	A11	20
27	D6	A12	21
26	D7	A13	22
38	N.C.	A14	23
37	F0	A15	24
3	F1	N.C.	25
39	F2	SO	36
7	SYNC	R/W	34

CM630

16	DMA	RA0	6
15	INH	RA1	7
20	A0	RA2	8
40	A1	RA3	9
39	A2	RA4	10
38	A3	RA5	11
37	A4	RA6	12
36	A5	RA7	13
35	A6		
34	A7		
33	A8		
32	A9	ROMEN2	19
31	A10	ROMEN1	20
30	A11	MD7	21
29	A12	R/W	24
28	A13	EN80	17
27	A14	KBD	18
26	A15	CXXX	24
3	F0		
4	Q3		
5	PRAS		
14	R/W		
23	CASEN		

CM631

17	RA0	MNDW	36
18	RA1	SEGA	3
19	RA2	SEGB	4
20	RA3	VC	5
21	RA4	RA9	35
22	RA5	RA10	36
23	RA6	GR	2
24	RA7	VID6	34
25	PRAS	VID7	33
14	R/W	SPKR	8
30	COXX	SYNC	39
30	A6	AN0	10
27	Q3	AN1	11
26	F0	AN2	12
32	KSTRB	AN3	13
31	AKD	BOVID	6
9	MD7	H0	40
15	RESET	N.C.	16
7	CASSO	CLRG	37

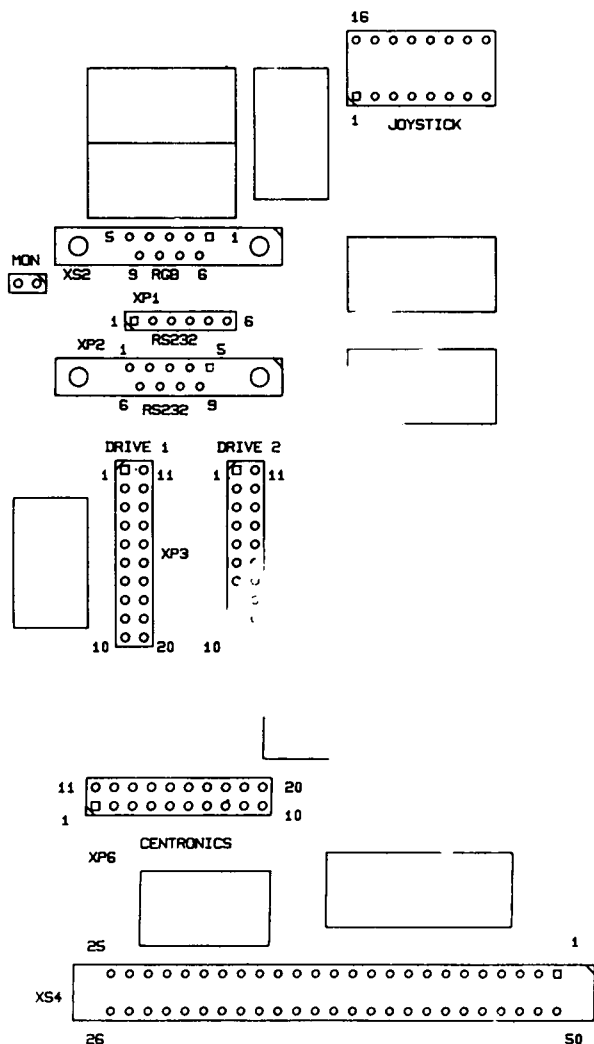
CM632

1	14M	PRAS	21
5	VID7	PCAS	19
7	GR	VID7M	15
8	CASEN	LDPS	14
		Q3	18
6	SEGB	F0	17
9	BOVID	F1	16
4	H0		
13	ENTMG		
2	7M		
3	3.58M	N.C.	20

CM633

ПРИЛОЖЕНИЕ 2 - Взаимное расположение и нумерация соединителей для внешних периферийных устройств

6



PRAVETZ 8C

ПРИЛОЖЕНИЕ 3 - Распределение сигналов по контактам
периферийных соединителей

GROUND	26		25	+5V
DMA IN	27		24	DMA OUT
INT IN	28		23	INT OUT
$\overline{\text{NMI}}$	29		22	DMA
$\overline{\text{INT}}$	30		21	READY
$\overline{\text{RESET}}$	31		20	I/O STROBE
$\overline{\text{INH}}$	32		19	NO CONECTED
-12V	33		18	R/W
-5V	34		17	A15
3.58M	35		16	A14
7M	36		15	A13
Q3	37		14	A12
$\Phi 1$	38		13	A11
NO CONECTED	39		12	A10
$\Phi 0$	40		11	A9
$\overline{\text{DEVICE SELECT}}$	41		10	A8
D0	42		09	A7
D1	43		08	A6
D2	44		07	A5
D3	45		06	A4
D4	46		05	A3
D5	47		04	A2
D6	48		03	A1
D7	49		02	A0
12V	50		01	I/O SELECT

